

РОСЖЕЛДОР
Федеральное государственное бюджетное образовательное учреждение
высшего образования
«РОСТОВСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ
ПУТЕЙ СООБЩЕНИЯ»
(ФГБОУ ВО РГУПС)
Филиал РГУПС в г. Воронеж

УТВЕРЖДАЮ:
Заместитель директора по УПР

_____ П.И. Гуленко

(подпись, Ф.И.О.)

« 28 » _____ 10 _____ 2022 ____ г.

РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ

ОП.08 Цифровая схемотехника

базовая подготовка

Специальность: 27.02.03 Автоматика и телемеханика на транспорте
(железнодорожном транспорте)

Профиль: технический

Квалификация выпускника: техник

Форма обучения: очная

Воронеж 2022 г.

Автор-составитель преподаватель высшей категории Марочкин К.И.

(уч. звание, должность, Ф.И.О)

предлагает настоящую рабочую программу дисциплины

ОП. 08 Цифровая схемотехника

(код по учебному плану и название дисциплины)

в качестве материала для реализации основной образовательной программы – программы подготовки специалистов среднего звена филиала РГУПС в г. Воронеж и осуществления учебно-воспитательного процесса по федеральному государственному образовательному стандарту среднего профессионального образования, утвержденного приказом Министерства образования и науки Российской Федерации от 28.02.2018 г. № 139

Учебный план по основной образовательной программе – программе подготовки специалистов среднего звена утвержден заместителем директора по учебно-производственной работе филиала РГУПС в г. Воронеж от 28.10.2022 г.

Программа дисциплины рассмотрена на заседании цикловой комиссии специальности 27.02.03 Автоматика и телемеханика на транспорте (железнодорожном транспорте) Протокол № 5 от 28.10.2022 г.

Председатель цикловой комиссии _____ Пономаренко Н.М.

(подпись)

(Ф.И.О.)

Рецензент рабочей программы Жуков А.Е.

(Ф.И.О рецензента)

Начальник

(уч. звание, должность)

Воронежская дистанция СЦБ структурное подразделение ЮВ ДИ – структурное подразделение ЦДИ – филиала ОАО «РЖД»

(основное место работы)

Рецензент рабочей программы Пономаренко Н.М.

(Ф.И.О рецензента)

преподаватель высшей категории

(уч. звание, должность)

Филиал РГУПС в г. Воронеж

(основное место работы)

СОДЕРЖАНИЕ

1. ПАСПОРТ РАБОЧЕЙ ПРОГРАММЫ ДИСЦИПЛИНЫ ОП.08 ЦИФРОВАЯ СХЕМОТЕХНИКА	4
2. СТРУКТУРА И СОДЕРЖАНИЕ ДИСЦИПЛИНЫ ОП.08 ЦИФРОВАЯ СХЕМОТЕХНИКА	6
3. УСЛОВИЯ РЕАЛИЗАЦИИ РАБОЧЕЙ ПРОГРАММЫ ДИСЦИПЛИНЫ ОП.08 ЦИФРОВАЯ СХЕМОТЕХНИКА	15
4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ ДИСЦИПЛИНЫ ОП.08 ЦИФРОВАЯ СХЕМОТЕХНИКА	17
5. РЕЗУЛЬТАТЫ ОСВОЕНИЯ ДИСЦИПЛИНЫ ОП.08 ЦИФРОВАЯ СХЕМОТЕХНИКА	18

1. ПАСПОРТ РАБОЧЕЙ ПРОГРАММЫ ДИСЦИПЛИНЫ ОП.08 ЦИФРОВАЯ СХЕМОТЕХНИКА

1.1. Область применения рабочей программы

Рабочая программа дисциплины является частью программы среднего профессионального образования - программы подготовки специалистов среднего звена (ППССЗ) в соответствии с ФГОС СПО по специальности 27.02.03 Автоматика и телемеханика на транспорте (железнодорожном транспорте).

1.2. Место дисциплины ОП. 08 Цифровая схемотехника в структуре основной образовательной программы – программы подготовки специалиста среднего звена:

профессиональный цикл, общепрофессиональная дисциплина.

1.3. Цели и задачи дисциплины — требования к результатам освоения дисциплины:

В результате освоения дисциплины обучающийся должен уметь:

–анализировать работу цифровых устройств на интегральных микросхемах;

- строить простые цифровые схемы по заданной таблице истинности;

- давать описание комбинационных схем по их условному обозначению;

- работать с различными формами представления числовой информации;

В результате освоения дисциплины обучающийся должен знать:

- алгоритмы функционирования цифровой схемотехники;

- общие сведения об элементной базе схемотехники;

- основные типы цифровых интегральных микросхем;
- комбинационные узлы – логические элементы, компараторы, шифраторы и дешифраторы, мультиплексоры, сумматоры, АЛУ;
- последовательностные узлы – триггеры, регистры и счётчики;
- запоминающие устройства – ОЗУ, ПЗУ, FLASH-память;
- цифро-аналоговые и аналого-цифровые преобразователи

1.4. Количество часов на освоение программы дисциплины:

максимальной учебной нагрузки обучающегося — 92 часов, в том числе:

обязательной аудиторной учебной нагрузки обучающегося — 80 часов;
самостоятельной работы обучающегося — 12 часов.

2. СТРУКТУРА И СОДЕРЖАНИЕ ДИСЦИПЛИНЫ ОП.08 ЦИФРОВАЯ СХЕМОТЕХНИКА

2.1 Объем дисциплины ОП.08 Цифровая схемотехника и виды учебной работы

Вид учебной работы	Объем часов
Максимальная учебная нагрузка (всего)	92
Обязательная аудиторная нагрузка (всего)	80
в том числе: практические занятия	16
Самостоятельная работа обучающегося (всего)	
в том числе: подготовка сообщений, рефератов, презентаций; подготовка к ответам на контрольные вопросы, практическим занятиям и контрольным работам, зачету	12
Итоговая аттестация в форме экзамена	

2.2 Тематический план и содержание дисциплины ОП.08 Цифровая схемотехника

Наименование разделов и тем	Содержание учебного материала, практические занятия, Самостоятельная работа обучающихся	Объем часов
Раздел 1. Арифметические основы цифровой схемотехники		18
Тема 1.1 Введение. Формы представления числовой информации	Содержание учебного материала Задачи и структура дисциплины. Значение дисциплины на современном этапе развития общества и в системе подготовки специалистов по автоматике и телемеханике на железнодорожном транспорте. История развития цифровой схемотехники. Связь цифровой схемотехники с развитием элементной базы при создании приборов и устройств функциональной электроники и вычислительной техники на основе синтеза. Основные определения и понятия в цифровой схемотехнике: схемотехника, цифровой сигнал, цифровое устройство, цифровая логика, синтез, микропроцессор, микроЭВМ. Роль и значение функциональной электроники, как научно-технического направления, в построении новых систем автоматике на железнодорожном транспорте. Основные особенности систем счисления для представления (записи) информации в устройствах цифровой схемотехники (двоичная, двоично-десятичная, восьмеричная, шестнадцатеричная системы счисления). Форматы представления и передачи информации для цифровых устройств. Понятие бита, байта, машинного слова. Математический и машинный способы записи двоичных чисел. Формы представления чисел с фиксированной и плавающей запятой. Понятие о разрядной сетке. Представление отрицательных и положительных чисел в прямом, обратном, дополнительном и модифицированном кодах со знаковым и без знакового разряда.	8
	Практическое занятие Перевод чисел из одной системы счисления в другую.	2
	Самостоятельная работа обучающихся Подготовка сообщения по теме «Основные направления развития цифровой схемотехники». Выполнение тренировочных и зачетных заданий по отработке навыков кодирования целых, дробных и смешанных чисел со знаковым и без знакового разряда	1
Тема 1.2. Арифметические операции с кодированными числами	Содержание учебного материала Особенности выполнения арифметических операций с многоразрядными двоичными кодированными числами (сложение, вычитание, умножение и деление) со знаковым и без знакового разряда. Правила и последовательность выполнения арифметических операций с кодированными двоичными числами с фиксированной и плавающей запятой в прямом, обратном, дополнительном и модифицированном коде со знаковым и без знакового разряда. Сложение и вычитание кодированных двоично-десятичных чисел без знакового разряда.	4
	Практическое занятие Выполнение арифметических операций с двоичными кодированными числами.	2
	Самостоятельная работа обучающихся Выполнение тренировочных и зачетных заданий по отработке навыков кодирования целых, дробных и смешанных чисел со знаковым и без знакового разряда	1

Раздел 2. Логические основы цифровой схемотехники		21
Тема 2.1. Функциональная логика	<p>Содержание учебного материала Физическое представление логических значений двоичных чисел электрическими сигналами. Понятие о комбинационной схеме и цифровом автомате. Булевы (переключательные) функции, их количество и способы задания, существенные и фиктивные переменные. Способы представления логических переключательных функций: высказывание (словесное и письменное), табличное (понятие о таблицах истинности) и аналитическая запись (запись формулой). Элементарные (основные, базисные функции И, ИЛИ, НЕ) и комбинационные (универсальные, базовые) логические функции одной и двух переменных, их функциональная запись через дизъюнкцию, конъюнкцию и инверсию. Понятие высказывания. Операции импликации, эквивалентности и суммы по модулю 2, их свойства. Таблицы истинности для основных (базисных) и универсальных (базовых) логических функций. Релейно-контактный аналог элементарных и комбинационных логических функций.</p>	6
	<p>Практическое занятие Применение законов алгебры логики и карт Карно для преобразования переключательных функций.</p>	2
	<p>Самостоятельная работа обучающихся Повторение основных законов, тождеств и правил алгебры логики и доказательство их справедливости для преобразования функций</p>	1
Тема 2.2. Основы синтеза цифровых логических устройств	<p>Содержание учебного материала Применение законов, тождеств и правил алгебры логики для записи и преобразования переключательных функций. Условное графическое обозначение (УГО) основных (базисных) и универсальных (базовых) логических элементов для реализации элементарных и комбинационных функций. Алгоритм перехода от высказывания к табличной и функциональной аналитической форме записи переключательных функций. Основы аналитического и графического (карты Карно) способов минимизации функций. Методика перехода от нормальной к совершенным формам записи переключательных функций при аналитическом и графическом способах. Запись переключательных функций в универсальных базисах И-НЕ и ИЛИ-НЕ. Оценочные показатели работы функций. Основы синтеза и анализа комбинационных логических схем. Алгоритм перехода от высказывания к табличной и функциональной аналитической форме записи переключательных функций. Специальные разложения ПФ. Не полностью определенные (частные) ПФ. Построение функциональной схемы логического устройства методом синтеза. Синтез не полностью заданных логических функций. Понятие о запрещенных и неопределенных наборах аргументов элементарных функций. Анализ функциональных схем логических устройств. Некоторые особенности построения схем логических устройств. Техническая реализация — построение логических схем по переключательным функциям. Особенности построения логических устройств.</p>	6
	<p>Практическое занятие Выполнение заданий на построение комбинационных и переключательных схем в заданном базисе</p>	2
	<p>Самостоятельная работа обучающихся Выполнение индивидуальных заданий по отработке навыков составления логического высказывания для построения логического устройства и минимизация переключательных функций аналитическим и графическим способами</p>	1

Тема 2.3. Цифровые интегральные схемы и типовые устройства обработки информации	<p>Содержание учебного материала</p> <p>Общие сведения о цифровых интегральных микросхемах (ЦИМС) и область их применения. Основные серии ЦИМС для построения логических устройств. Классификация серий ЦИМС по функциональному назначению, физическому принципу работы активных элементов (схемотехническое решение), электрическим и эксплуатационным параметрам, выполняемым функциям, классам (типам).</p> <p>Номенклатура и серии цифровых интегральных микросхем. Конструктивное оформление интегральных микросхем. Система цифробуквенного обозначения серий цифровых интегральных микросхем. Основные параметры ЦИМС. Сравнительные параметры ЦИМС с различными видами схемотехнических решений. Общая характеристика последовательных и комбинационных цифровых логических устройств на основе ЦИМС. Функциональные схемы и условные графические обозначения ЦИМС в зависимости от функционального назначения. Особенности включения ЦИМС в функциональных схемах логических устройств.</p> <p>Классификация устройств обработки цифровой информации. Понятие об элементах, узлах и блоках в устройствах обработки цифровой информации. Общая характеристика и назначение комбинационных и последовательностных цифровых устройств. Виды типовых цифровых функциональных узлов комбинационных и последовательностных цифровых устройств. Основные понятия о цифровых запоминающих устройствах обработки цифровой информации и устройствах преобразования информации</p>	2
	<p>Самостоятельная работа обучающихся</p> <p>Физические основы схемотехнических решений логических элементов. Основные схемотехнические решения логических элементов в микроэлектронике. Особенности построения схем в логике РТЛ, ДРЛ, ДТЛ, ТТЛ, ТТЛШ, И2Л, МОПТЛ, (МДПТЛ) и их реализация в ЦИМС. Ознакомление с базовыми схемотехническими решениями в типовых ЦИМС</p>	1
Раздел 3. Последовательностные цифровые устройства – цифровые автоматы		17

<p>Тема 3.1.. Цифровые триггерные схемы</p>	<p>Содержание учебного материала Общие сведения о триггере как простейшем конечном цифровом автомате. Назначение триггеров и их применение в аппаратуре железнодорожной автоматики и телемеханики. Типы триггеров. Классификация триггеров по способу записи и управления информацией, организации логических связей. Назначение и обозначение входов и выходов триггеров. Методика определения состояния триггеров. Основные параметры. Построение триггеров на основе логических элементов интегральной схемотехники методом синтеза. Основные понятия о статическом и динамическом управлении триггером. Принцип функционирования асинхронного RS-триггера (бистабильная ячейка памяти) на основе логических элементов И-НЕ и ИЛИ-НЕ в интегральной схемотехнике с прямыми инверсными входами. Построение функциональной схемы и процесс функционирования одноступенчатого и двухступенчатого RS-триггера. Особенности построения и работы функциональных схем счетных триггеров. Построение функциональных схем и принцип работы триггеров Т-типа, D-типа. Построение универсального JK-триггера на основе RS-триггера с устранением состояния неопределенности. Условия построения и работы синхронных триггеров. Таблица переходов триггера (таблица истинности) и закон функционирования триггера (характеристическое уравнение триггера). Некоторые особенности функциональных схем триггеров: расширение информационных входов по И (ИЛИ), создание входов асинхронной установки (сброса) в нулевое (0) или единичное (1) состояние триггеров и их блокировка, создание дополнительных входов разрешения. Построение и работа схем взаимного преобразования триггеров: RS→T; D→T; RST→D; RST→JK; JK→RS; JK→T; JK→D. Условное графическое обозначение триггеров.</p>	<p>4</p>
	<p>Практическое занятие Исследование работы интегральных триггеров на логических элементах.</p>	<p>2</p>
	<p>Самостоятельная работа обучающихся Повторение материала по дисциплине «Электронная техника». Условия построения триггеров на дискретных элементах. Статическое и динамическое управление триггером. Применение триггеров. Условное графическое обозначение триггеров. Правила определения состояния триггера</p>	<p>1</p>
<p>Тема 3.2. Цифровые счетчики импульсов</p>	<p>Содержание учебного материала Общие сведения о счетчиках. Назначение и типы счетчиков и пересчетных устройств. Классификация и параметры счетчиков. Принцип функционирования счетчиков. Максимальный (избыточный) и эффективный коэффициенты счета счетчика. Переполнение счетчика. Принципы построения и работы счетчиков на сложение и вычитание с последовательным, параллельным, сквозным и групповым переносом. Таблица переходов счетчиков (таблица истинности, таблица состояний) и закон функционирования счетчика (характеристическое уравнение). Разрядность и коэффициент пересчета счетчиков, весовое соотношение разрядов. Ввод и вывод информации в счетчиках (последовательный и параллельный). Синхронные и асинхронные счетчики. Счетчик с изменяемым направлением счета (реверсивный счетчик). Самоостанавливающийся счетчик. Декадный двоично-десятичный счетчик. Построение и принцип работы счетчиков с переменным коэффициентом пересчета. Кольцевые счетчики. Построение суммирующего двоичного счетчика методом синтеза. Варианты графического изображения функциональных схем счетчиков (вертикальное и горизонтальное). Условное графическое обозначение</p>	<p>4</p>

	счетчиков. Каскадное соединение счетчиков (многоразрядные счетчики). Схемы делителя частоты импульсной последовательности на основе двоичных счетчиков (назначение, принцип построения и работа делителей с различными коэффициентами деления).	
	Практическое занятие Работа схем счетчиков на ИМС	2
	Самостоятельная работа обучающихся Реализация двоичных счетчиков на триггерах различных типов. Ознакомление с практическими функциональными схемами счетчиков в типовых ЦИМС по таблицам внутренних и выходных состояний, с работой схем счетчиков и их условным графическим обозначением	1
Тема 3.3. Регистры	Содержание учебного материала Общие сведения о регистрах. Назначение и типы регистров. Классификация регистров. Принцип построения и работы последовательных, параллельных, последовательно-параллельных и параллельно-последовательных регистров при вводе и выводе информации. Особенности парафазного параллельного регистра. Кольцевые регистры, их назначение, особенности построения и динамика работы. Регистры с высоким импедансом, применение их в вычислительных комплексах. Реверсивный регистр, назначение, принцип построения и особенности применения. Сдвигающие регистры с цепями приема двоичной информации в последовательном коде и выдачи — в параллельном коде и наоборот. Сдвигающие регистры как преобразователи кодов. Буферные регистры. Варианты графического изображения функциональных схем регистров (вертикальное и горизонтальное). Условное графическое обозначение регистров. Реализация схем регистров на триггерах различных типов.	2
	Самостоятельная работа обучающихся Ознакомление с практическими функциональными схемами регистров в типовых ЦИМС по таблицам внутренних и выходных состояний, с работой схем регистров и их условным графическим обозначением	1
Раздел 4. Комбинационные устройства		15
Тема 4.1 Шифраторы и дешифраторы	Содержание учебного материала Назначение шифраторов и дешифраторов как элементов преобразования числовой информации. Принцип построения и работы шифраторов и дешифраторов. Таблица истинности процесса функционирования шифратора и дешифратора. Матричные, линейные и прямоугольные дешифраторы. Емкость шифраторов и дешифраторов. Форматы входного кода: двоичный и двоично-десятичный. Многоступенчатые дешифраторы. Условное графическое обозначение шифраторов и дешифраторов. Анализ схем шифраторов и дешифраторов в базисах ИЛИ, И-НЕ, ИЛИ-НЕ.	2
	Практическое занятие Исследование функциональных схем шифраторов и дешифраторов	2

<p>Тема 4.2 Преобразователи кодов</p>	<p>Содержание учебного материала Назначение преобразователей кодов. Принцип построения и работы преобразователя двоичного позиционного числа в специальные двоичные машинные коды и машинных кодов одного вида в другой, преобразователя двоично-десятичного кода в двоично-десятичный код другого вида, преобразователя кодов для цифровой кодировки. Особенности построения схем при переходе из кодов одной системы счисления в другую. Таблица истинности процесса функционирования преобразователя кодов. Условное графическое обозначение преобразователей кодов. Анализ схем преобразователей кодов в базисах ИЛИ, И-НЕ, ИЛИ-НЕ.</p>	<p>2</p>
<p>Тема 4.3 Мультиплексоры и демультиплексоры</p>	<p>Содержание учебного материала Назначение мультиплексоров и демультиплексоров как элементов устройств передачи и приема информации. Мультиплексоры как цифровые многопозиционные переключатели-коммутаторы. Демультиплексоры как селекторы-распределители входного сигнала, расширители каналов. Принцип построения и функционирования мультиплексоров и демультиплексоров. Особенности использования мультиплексоров для передачи информации из многих каналов в один в последовательном коде и преобразования параллельного кода в последовательный. Мультиплексорное и демультиплексорное дерево. Таблица истинности процесса функционирования мультиплексоров и демультиплексоров. Применение мультиплексоров и демультиплексоров как коммутаторов каналов. Понятие о селекторах-мультиплексорах. Условное графическое обозначение мультиплексоров и демультиплексоров.</p>	<p>2</p>
<p>Тема 4.4 Комбинационные двоичные сумматоры</p>	<p>Содержание учебного материала Назначение и классификация комбинационных сумматоров. Построение методом синтеза и условия функционирования одноразрядного комбинационного полусумматора. Таблица истинности процесса функционирования комбинационного сумматора. Построение и работа полного одноразрядного комбинационного сумматора. Многоразрядные сумматоры последовательного и параллельного действия с запоминанием переноса, последовательным сквозным переносом, параллельным и групповым переносом. Способы повышения быстродействия параллельных сумматоров. Накапливающие двоичные сумматоры. Десятичные сумматоры. Каскадное соединение сумматоров. Условное графическое обозначение сумматоров. Анализ функциональных схем сумматоров.</p>	<p>2</p>
	<p>Практическое занятие Исследование функциональных схем сумматоров.</p>	<p>2</p>
<p>Тема 4.5 Цифровые компараторы</p>	<p>Содержание учебного материала Назначение и классификация цифровых компараторов — схем сравнения. Основные операции поразрядного сравнения двух сравниваемых двоичных чисел на основе алгебры логики. Принципы равенства и неравенства двоичных чисел. Принцип построения и процесс функционирования одноразрядного компаратора. Построение и работа многоразрядного компаратора. Таблица истинности функционирования компаратора. Способы наращивания разрядности компараторов. Каскадные схемы компараторов. Условное графическое обозначение компараторов.</p>	<p>2</p>
	<p>Самостоятельная работа обучающихся Выполнение индивидуальных заданий по построению методом синтеза функциональной схемы компараторов</p>	<p>1</p>

Раздел 5. Цифровые запоминающие устройства		5
Тема 5.1 Оперативные запоминающие устройства	<p>Содержание учебного материала Общая характеристика и назначение цифровых запоминающих устройств. Классификация и параметры цифровых запоминающих устройств по физическим принципам работы, по технологии изготовления, способу изображения чисел, способу запоминания информации, по кратности считывания. Методы размещения информации (адресная и безадресная). Иерархия (структура) запоминающих устройств (ОЗУ, ПЗУ, ППЗУ). Основные характеристики запоминающих устройств: емкость, быстродействие, надежность и экономичность. Понятие о сверхоперативном запоминающем устройстве (СОЗУ). Организация безадресной и виртуальной памяти (магазинная, стековая, ассоциативная, непосредственная и прямой адресации). Назначение, принцип построения и режимы работы оперативно-запоминающего устройства (ОЗУ) — запись, хранение и чтение информации в элементах памяти ОЗУ. Организация памяти в ОЗУ. Построение схем запоминающих элементов динамических и статических ОЗУ. Структура матриц накопителей информации ОЗУ. Схемы оперативных запоминающих устройств на основе ТТЛ-структуры и МДП-структуры с однокоординатной и двухкоординатной выборкой. Статические ОЗУ (регистровые, матричные, файловые, поразрядные, байтовые). Динамические ОЗУ. Схемотехника ОЗУ на отечественных микросхемах. Условное графическое обозначение оперативно-запоминающего устройства.</p>	2
Тема 5.2 Постоянные запоминающие устройства	<p>Содержание учебного материала Назначение и классификация постоянных запоминающих устройств (ПЗУ). Элементная база и организация постоянных запоминающих устройств. Постоянные запоминающие устройства масочного типа и программируемые пользователем. Построение ПЗУ различных видов. Принцип программирования пользователем ПЗУ (электрическим сигналом и маскированием). Особенности построения перепрограммируемых постоянных запоминающих устройств (ППЗУ). Схема ППЗУ с многократным электрическим перепрограммированием. ППЗУ с ультрафиолетовым стиранием и электрической записью. Условное графическое обозначение постоянных запоминающих устройств.</p>	2
	<p>Самостоятельная работа обучающихся Выполнение домашних заданий по теме: Схемотехническая реализация ПЗУ в ЦИМС</p>	1
Раздел 6. Аналого-цифровые (АЦП) и цифро-аналоговые преобразователи (ЦАП) информации		7
Тема 6.1. Цифро-аналоговые преобразователи кода в напряжение	<p>Содержание учебного материала Назначение и основные параметры цифро-аналоговых преобразователей (ЦАП). Методы преобразования кода в аналоговый сигнал. Основные схемные решения построения цифро-аналоговых преобразователей: ЦАП с прецизионными резисторными матрицами и безматричные. Построение и принцип работы схемы ЦАП с прецизионными резисторными матрицами (ЦАП с весовыми двоично-взвешенными сопротивлениями) и на основе матрицы R-2R с суммированием токов. Схемотехнические принципы цифро-аналоговых преобразователей и их построение на электронных ключах. Условное графическое обозначение цифро-аналоговых преобразователей</p>	2

Тема 6.2 Аналого-цифровые преобразователи информации	Содержание учебного материала Назначение и основные параметры аналого-цифровых преобразователей (АЦП). Принцип аналого-цифрового преобразования информации. Понятие о дискретизации, квантовании и кодировании непрерывных сигналов. Методы преобразования аналогового сигнала в код. Принцип построения аналого-цифровых преобразователей сигналов по методам ступенчатого и последовательного приближения опорного напряжения и с параллельным преобразованием. Преобразователь угла поворота в двоичный код. Последовательные АЦП с единичным и с двоично-взвешенным приближением. Условное графическое обозначение аналого-цифровых преобразователей.	4
	Самостоятельная работа обучающихся Выполнение домашних заданий по теме: Построение схемы параллельного АЦП с элементами стабилизации. Подготовка к тестированию	1
<u>Раздел 7. Микропроцессоры и микропроцессорные устройства</u>		7
Тема 7.1 Общие сведения о микропроцессорах и микропроцессорных системах	Содержание учебного материала Основные определения и понятия о микропроцессорах как примерах цифрового автомата. Назначение, классификация и типовая структура микропроцессора. Два подхода к построению процессоров: принципы схемной логики и программируемой логики. Способы организации управления вычислительным процессом. Классификация микропроцессорных средств. Поколения микропроцессоров. Области применения микропроцессоров и микроЭВМ. Роль микропроцессорной техники при создании систем обработки данных. Перспективы развития и использования микропроцессорных средств.	4
Тема 7.2 Микропроцессорные устройства	Содержание учебного материала Однокристалльные микропроцессоры. Структурная схема и архитектурное построение однокристалльного микропроцессора. Состав, назначение и принципы взаимосвязи основных блоков в структурной схеме микропроцессора. Назначение основных сигналов и выводов. Взаимодействие устройств микропроцессора при выполнении команд управления. Команды микропроцессора. Особенности реализации команд передачи управления. Организация памяти микропроцессоров. Машинные такты и циклы (временная диаграмма циклов). Информация состояния. Запуск микропроцессора. Состояния захвата, прерывания, останова. Понятие о программном обеспечении	2
	Самостоятельная работа обучающихся Выполнение индивидуальных заданий по теме: Составление структуры формирования команд управления в микропроцессоре	1
<u>8. Итоговое занятие</u>	Содержание учебного материала Повторение пройденного материала	2
	Всего	92

3. УСЛОВИЯ РЕАЛИЗАЦИИ РАБОЧЕЙ ПРОГРАММЫ ДИСЦИПЛИНЫ ОП.08 ЦИФРОВАЯ СХЕМОТЕХНИКА

3.1. Требования к минимальному материально-техническому обеспечению

Реализация программы дисциплины требует наличия учебного кабинета Цифровая схемотехника.

Оборудование учебного кабинета:

- Мультимедийный проектор-1шт,
- Экран-1шт,
- Доска-1шт,
- Парты2м-15шт,
- Стол преподавателя-1шт,
- Стулья-32 шт.

3.2. Информационное обеспечение обучения

Перечень рекомендуемых учебных изданий, интернет-ресурсов, дополнительной литературы.

Основная литература:

1. Вычислительная техника: учеб. пособие/Т.Л. Партыка, И.И. Попов- 3-е изд., пер. и доп.- М.: ФОРУМ: Инфра-М, 2017. - 445 с. СПО . www.znanium.com
2. Вычислительная техника: учебное пособие/А.В. Душкин, О.В. Ланкин, Р.В. Чекризов; ФКОУ ВПО Воронежский институт ФСИИН России.- Воронеж: Издательско-полиграфический центр «Научная книга», 2015. - 325 с. www.znanium.com

Дополнительная литература:

3. Архитектура ЭВМ и вычислительных систем: Учебник
[Электронный ресурс: [Электронный ресурс www.znanium.com]/
Максимов Н.В., Партыка Т.Л., Попов И.И., - 5-е изд., перераб. и доп. -
М.:Форум, НИЦ ИНФРА-М, 2016. - 512 с. ССУЗ. www.znanium.com

4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ ДИСЦИПЛИНЫ ОП.08 ЦИФРОВАЯ СХЕМОТЕХНИКА

Контроль и оценка результатов освоения дисциплины осуществляются преподавателем в процессе различных видов устного и письменного опроса, экспертной оценки на практических занятиях, выполнения графических работ, индивидуальных заданий.

Результаты обучения (освоенные умения, усвоенные знания)	Формы и методы контроля и оценки результатов обучения
<p><i>Умения:</i></p> <ul style="list-style-type: none"> – анализировать работу цифровых устройств на интегральных микросхемах; – строить простые цифровые схемы по заданной таблице истинности; – давать описание комбинационных схем по их условному обозначению; – работать с различными формами представления числовой информации; 	<p>экспертная оценка на практических занятиях, выполнение графических работ, индивидуальных заданий</p>
<p><i>Знания:</i></p> <ul style="list-style-type: none"> – алгоритмы функционирования цифровой схемотехники; – основные типы цифровых интегральных микросхем; – комбинационные узлы – логические элементы, компараторы, шифраторы и дешифраторы, мультиплексоры, сумматоры, АЛУ; – последовательностные узлы – триггеры, регистры и счётчики; – запоминающие устройства – ОЗУ, ПЗУ, FLASH-память; – цифро-аналоговые и аналого-цифровые преобразователи 	<p>различные виды устного и письменного опроса</p>

5. РЕЗУЛЬТАТЫ ОСВОЕНИЯ ДИСЦИПЛИНЫ ОП.08 ЦИФРОВАЯ СХЕМОТЕХНИКА

Результатом освоения профессионального модуля является овладение обучающимися профессиональными (ПК), общими (ОК) компетенциями и личностными результатами (ЛР):

Результатом освоения дисциплины «Цифровая схемотехника», в том числе профессиональными (ПК) и общими (ОК) компетенциями, личностные результаты Код	Наименование результата обучения
ПК 1.1	Анализировать работу станционных, перегонных, микропроцессорных и диагностических систем автоматики по принципиальным схемам
ОК 01.	Выбирать способы решения задач профессиональной деятельности применительно к различным контекстам;
ОК 02.	Осуществлять поиск, анализ и интерпретацию информации, необходимой для выполнения задач профессиональной деятельности;
ОК 03	Планировать и реализовывать собственное профессиональное и личностное развитие, предпринимательскую деятельность в профессиональной сфере, использовать знания по финансовой грамотности в различных жизненных ситуациях
ОК 04.	Работать в коллективе и команде, эффективно взаимодействовать с коллегами, руководством, клиентами;
ОК 05	Осуществлять устную и письменную коммуникацию на государственном языке Российской Федерации с учетом особенностей социального и культурного контекста
ОК 06	Проявлять гражданско-патриотическую позицию, демонстрировать осознанное поведение на основе традиционных общечеловеческих ценностей, в том числе с учетом гармонизации межнациональных и межрелигиозных отношений, применять стандарты антикоррупционного поведения
ОК 09.	Использовать информационные технологии в профессиональной деятельности;
ЛР 13	Способный при взаимодействии с другими людьми достигать поставленных целей, стремящийся к

	формированию личностного роста как профессионала.
ЛР17	Способный выдвигать альтернативные варианты действий с целью выработки новых оптимальных алгоритмов; позиционирующий себя в сети как результативный и привлекательный участник трудовых отношений.
ЛР 21	Демонстрирующий уровень подготовки, соответствующий современным стандартам и передовым технологиям, потребностям регионального рынка труда и цифровой экономики, в том числе требованиям стандартов Ворлдскиллс
ЛР28	Осознающий значимость качественного выполнения трудовых функций для развития предприятия, организации.
ЛР 30	Принимающий и исполняющий стандарты антикоррупционного поведения
ЛР 31	Способный ставить перед собой цели под возникающие жизненные задачи, подбирать способы решения и средства развития, в том числе с использованием цифровых средств; содействующий поддержанию престижа своей профессии и образовательной организации
ЛР 34	Способный использовать различные цифровые средства и умения, позволяющие во взаимодействии с другими людьми достигать поставленных целей в цифровой среде
ЛР 35	Умеющий анализировать рабочую ситуацию, осуществляющий текущий и итоговый контроль, оценку и коррекцию собственной деятельности, несущий ответственность за результаты своей работы